



上海合见工业软件集团有限公司 2023 届实习生招聘简章

菁英合璧，见梦未来

上海合见工业软件集团有限公司总部位于上海浦东，在北京、深圳、西安、成都、厦门、无锡、杭州等地都设有子公司，是一家布局于工业软件研发的高科技集团公司，第一步将提供 EDA 软件及方案来服务集成电路设计行业。目前，合见工软的技术业务范围涉及逻辑综合，DFT，形式验证，物理实现等多个方面，已经发布了多款 EDA 产品及解决方案，包括新一代时序驱动的高性能原型验证系统、先进封装协同设计检查工具、数字功能仿真调试工具、大规模功能验证回归测试管理平台、混合原型系统级 IP 验证方案等。

公司荟萃海内外近百名行业精英，已加入公司的高级研发人员包含多位国际大厂 Fellow 及 Scientist 层级人员。研发团队人员目前平均 EDA 领域从业经验约 15 年，具备深厚的技术背景和高超的专业能力，研发人员占比高达约 90%。怀着“因合而生，创见未来”的发展理念，合见工软将立足中国，走向世界，携手高校精英学子，共同成长。

招聘对象：2023 届国内应届毕业生、海外院校留学生（2022 年 1 月-2023 年 12 月）

我们能为您提供：

- 双通道晋升模式，定制化成长路径；
- 完善的培训体系，专属一对一导师培养模式，领域内大咖亲自带教；
- 具有市场竞争力的薪酬体系、高于市场标准的公积金缴纳比例、补充商业医疗保险、综合补助；
- 节假日礼品、生日会、丰富多样的团建活动；
- 年度体检、带薪年假等等。

校招岗位：

职位 1：C++ 软件研发工程师

工作地点：北京、上海、南京、厦门

职责描述：

- 1、负责 X86/Linux 平台大型数字电路前端验证 EDA 软件工具的功能开发，性能调优和维护；
- 2、与资深工程师合作，理解需求，设计和调优软件架构，数据结构，算法和实现。

任职要求：

- 1、计算机，电子，电气，数学，物理等相关专业本科或以上；有计算机&电子交叉学科经历的优先；
- 2、熟悉 C++ 编程，Linux 软件开发；



- 3、熟悉基本数据结构和算法调优;
- 4、熟悉或了解 QT，数字电路开发验证流程，HDL 语言，EDA 技术者优先;
- 5、有强烈的求知欲，优秀的学习能力，沟通能力和团队协作能力
- 6、基本的英语读写能力。

职位 2：EDA 软件研发工程师

工作地点：上海、北京、深圳、西安、成都

职责描述：

- 1、大型 EDA 验证平台软件的功能开发，性能调优和维护;
- 2、协助创建和维护大型软件产品的 DevOps 环境和流程;
- 3、创建大型 EDA 软件开发，验证，支持，质量管控和版本发布所需的工具，平台和流程;

任职要求：

- 1、计算机，电子，电气，数学，物理等相关专业本科或以上学历;
- 2、熟悉 Linux 系统管理，Python，Bash/Cshell，数据库，常用 Web 开发技术等;
- 3、熟悉或了解数字电路开发验证流程，版本管理系统的应用及管理（如：Git/Gitlab），常用的 CI/CD 工具（如 Jenkins 等）或任务调度管理系统者优先;
- 4、有强烈的求知欲，优秀的学习能力，沟通能力和团队协作能力
- 5、基本的英语读写能力。

职位 3：EDA 编译器研发工程师

工作地点：上海、北京、深圳、西安、成都、厦门

职责描述：

- 1.负责 EDA 工具和流程的研究开发与实现，包括硬件描述语言（HDL Verilog、System Verilog 等）编译，逻辑综合，仿真电路的分块，连线和优化电路的时序分析和优化
- 2.负责 X86/Linux 平台上大型 C++应用程序的开发和性能调优。

任职要求：

1. 计算机科学、电子电路、数学、物理或其他相关理工专业本科或以上学历;



2. 掌握 C/C++ 编程技能
3. 具有数据结构算法知识
4. 有以下任何经验者优先：Linux 上的开发经验，具有 Verilog 知识，具有电子电路分析的知识
5. 有强烈的求知欲，钻研精神，优秀的学习和沟通能力

职位 4：系统验证工程师

工作地点：西安

职责描述：

- 1、搭建 soc 系统的 co-simulation/co-emulation 的仿真平台；
- 2、搭建软硬件协同仿真平台，进行软硬件配合的功能调试。
- 3、对各种典型电路（如总线系统，multimedia，cpu 微架构，存储系统）进行建模和架构探索仿真；

任职要求：

- 1、计算机或电子类专业背景硕士毕业；
- 2、有一定的 C++ 面向对象编程经验；

加分项：

- 1、有 systemc/TLM2.0 建模经验者优先；
- 2、有 RTL 设计和验证经验者优先；
- 3、熟悉 python 编程者优先。

职位 5：芯片验证工程师（EDA 软件/硬件仿真方向）

工作地点：上海、北京、深圳、西安、成都、厦门

职责描述：

- 1、协同研发和技术支持团队，测试大规模软件/硬件仿真工具；
- 2、搭建测试环境，创建测试用例，分析测试中发现的问题，协同研发团队提供解决方案。

任职要求：

- 1、微电子、计算机、电子或其他相关专业本科以上学历；



- 2、熟悉 Verilog、SystemVerilog;
- 3、熟悉 Tcl、Python 等脚本语言者优先;
- 4、熟悉 Simulator, Debugger 以及 Coverage 等 EDA 工具者优先;
- 5、良好的沟通和团队合作能力, 优秀的学习能力, 能积极面对挑战;
- 6、基本的英语听说读写能力。

职位 6: FPGA 研发工程师

工作地点: 上海、北京、深圳、西安、成都

职责描述:

- 1、开发 FPGA 原型/仿真产品, 参与整个 FPGA 开发流程, 包括规格说明、编码、仿真、P/R、位文件生成、板载调试。
- 2、与跨职能团队(硬件、软件等)进行沟通和合作, 以确保稳健的产品开发。

任职要求:

- 1、熟悉 FPGA 设计流程, 如编程、约束编辑、功能验证、逻辑综合、布局规划、布线、时序验证等
- 2、熟悉硬件描述语言, 如 VHDL、Verilog HDL、System Verilog
- 3、熟悉 Xilinx Vivado 或 Altera Quartus 等开发工具
- 4、熟悉 ModelSim SE 等仿真工具
- 5、微电子, 电子信息工程或相关专业学士/硕士
- 6、自我激励, 以团队为导向, 善于沟通。

职位 7: 软件研发工程师

工作地点: 上海、西安

职责描述:

1. 负责系统级 EDA 设计软件的功能开发;
2. 负责相关工具和算法的研发、优化和测试。

任职要求:



- 1、本科及以上学历，计算机、电子、应用数学或其他相关专业；
- 2、熟悉 C/C++，熟练使用 STL 等标准库；
- 3、熟悉 Windows 和 Linux 平台下 C++编程；
- 4、了解各类数据结构和算法，多线程和分布式计算；
- 5、有强烈的求知欲、沟通能力、优秀的团队协作能力。
- 6、基本的英语读写能力

职位 8：系统调试软件研发工程师

工作地点：杭州

职责描述：

1. 负责嵌入式软件调试工具、衍生平台和相关复杂算法的研究、优化和测试；
2. 工作内容涉及软件开发相关的 EDA 应用领域。

任职要求：

- 1.精通 C/C++，熟练使用 STL 等标准库
- 2.熟悉 Trace32，DS，OpenOCD 等调试平台或方案
- 3.熟悉各指令集架构下的嵌入式软件编译流程
- 4.了解各类数据结构和算法；
- 5.了解 CPU 调试架构，如 ARM Coresight 等
- 6.了解 GDB 底层原理者优先；
- 7.了解 ARM、RISC-V 指令集者优先；
- 8.了解芯片 SoC 架构者优先；
- 9.了解操作系统架构，有 QEMU、GEM5 等虚拟平台开发经验者优先；
- 10.能够读写英语文档；

职位 9：EDA 前端研发工程师

工作地点：上海、杭州



职责描述：

1. 负责多个系统平台基于 Eclipse 的前端开发（桌面应用）
2. 工作内容涉及嵌入式开发相关的 EDA 应用领域

任职要求：

1. 计算机或软件相关专业
2. 擅长 Java Core 编程
3. 良好的面向对象思维能力
4. 熟悉常用的设计模式
5. 能够读写英文文档
6. 自我激励，以团队为导向，善于沟通

职位 10: Emulator 模型研发工程师

工作地点：西安

职责描述：

1. 使用 verilog/systemverilog 开发基于 Emulator，FPGA prototyping 及其他多种验证平台的 Memory 功能模型
2. 使用 verilog/systemverilog 开发基于 Emulator，FPGA prototyping 及其他多种验证平台的 bus 功能模型
3. 模型在多种平台上的验证和调试

任职要求：

1. 精通 verilog/systemverilog 设计 或 精通 systemverilog/UVM 验证
2. 熟悉 DDR, eMMC, UFS, SD card, Flash, SPI 等存储协议的一种或多种
3. 熟悉 AMBA 协议的一种或多种
4. 熟悉 ARM SoC 架构者优先
5. 有 emulator, FPGA prototyping 使用经验者优先
6. 有 UVM 等验证方法学经验者优先
7. 自我激励，以团队为导向，善于沟通



职位 11：模拟电路设计工程师

工作地点：南京、上海

职责描述：

- 1.设计和验证应用于 SerDes, DDR, D2D PHY 中的模拟电路, 搭建 verilogA 模型进行架构评估和优化, 支持数模混合验证
- 2.模拟电路包括, PLL, high-speed DRIVER, CTLE, VGA, DFE,CDR, ADC/DAC, MUX/DEMUX, 各种辅助 calibration 电路等
- 3.定义电路设计性能指标, 撰写电路设计文档
- 4.指导版图设计, 进行后仿, 优化版图
- 5.规划电路性能测试方案, 测试电路性能和实验室调试

任职要求：

- 1.硕士及以上学历, 微电子、集成电路、物理学, 电子信息工程等相关专业;
- 2.有传输线, 螺旋电感, 谐振电路理论和实践经验, 熟练使用 EDA 工具
- 3.能独立完成各种电路设计任务, 能进行手工分析和验证, 测试, 量化自己的工作
- 4.良好的沟通能力和团队协作能力

职位 12：版图设计工程师

工作地点：南京

职责描述：

- 1.配合模拟电路设计工程师, 实现模拟版图设计;
- 2.熟悉 Foundry 提供的工艺流程和设计规则, 理解所用工艺的特点和基本器件结构;
- 3.按照版图设计规则进行版图的 DRC, LVS 检查、版图 Review, 撰写文档等工作。

任职要求：

- 1.大学本科学历, 微电子、集成电路、电子信息工程相关专业;
- 2.熟悉集成电路中各种元器件的符号, 理解各种器件电路的连接方式及基本原理;
- 3.熟悉主流 CMOS 工艺的工艺流程和工艺特点;
- 4.有一定的版图设计基础, 使用过主流 EDA 工具;



5.工作细心，有很强的责任心，乐于交流分享。

职位 13：驱动软件工程师

工作地点：上海，西安，无锡

职责描述：

- 1、负责 FPGA 原型/仿真产品相关的驱动软件开发；
- 2、进行模块开发和系统集成工作，以及系统级验证开发工作；

任职要求：

- 1、计算机/通信/信号处理/电子/自动化/软件工程等相关专业本科及以上学历；
- 2、良好的汇编/C 语言编程基础与调试能力优先；
- 3、Linux 开发经验、编程经验优先；
- 4、有 FPGA 开发和验证经验优先；
- 5、积极主动、充满热情、学习能力强、善于沟通、具有良好的团队协作能力。

职位 14：UI 软件设计工程师

工作地点：上海

职责描述：

- 1、负责 RUNTIME 软件平台的设计、开发和验证工作；
- 2、分析和解决产品项目对应的软件问题。

任职要求：

- 1、计算机/通信/信号处理/电子/自动化/软件工程等相关专业本科及以上学历；
- 2、良好的汇编/C 语言编程基础与调试能力优先；
- 3、Linux 开发经验、编程经验优先；
- 4、有 FPGA 开发和验证经验优先；
- 5、积极主动、充满热情、学习能力强、善于沟通、具有良好的团队协作能力。



职位 15: VIP (验证 IP) 研发工程师

工作地点: 西安、成都、深圳、北京、上海

职责描述:

1. 使用 SystemVerilog / C / SystemC 开发用于 Simulation、Emulation、FPGA prototyping 等多种验证平台的各类总线或接口 VIP, 如 AMBA、Ethernet、PCIe、USB 等
2. 配合公司 Simulator、Emulator 等验证平台产品研发部门测试 VIP 在这些验证平台上的功能和性能

职位要求:

1. CS, EE 或相关专业硕士毕业生
2. 掌握基于 VerilogHDL 的数字电路设计技术
3. 有 UVM, SystemC 或 C++ 硬件建模经验者优先
4. 自我激励, 有团队合作精神

职位 16: 编译器 C++研发工程师

工作地点: 北京、上海、南京、厦门

职责描述:

1. 负责 X86/Linux 平台大型数字电路前端验证 EDA 软件工具的功能开发, 性能调优和维护;
2. 理解需求, 设计和调优软件架构, 数据结构, 算法和实现;

任职要求:

1. 计算机, 电子, 电气, 数学, 物理等相关专业本科或以上; 有计算机&电子交叉学科经历的优先;
2. 有 C++编程开发经验, 具有 Linux 上的开发经验;
3. 掌握基本数据结构和算法调优;
4. 具有以下任何经验或知识者优先: HDL 语言, 编译原理及工具链
5. 具有团队合作, 积极沟通的能力, 开放心态和知识分享的热情



职位 17: EDA 产品/测试工程师 (原型验证)

工作地点: 上海、无锡、成都、西安

职责描述:

1. 协同研发和技术支持团队, 测试大规模原型验证工具。包括: 搭建测试环境, 创建测试用例, 分析测试中发现的问题, 协同研发团队提供解决方案。
2. 协同销售和研发团队, 负责产品在客户端的成功应用。包括: 搭建应用环境, 分析提取问题, 协同研发团队提供解决方案。

任职要求:

1. EE 或其他相关专业本科以上学历。
2. 了解 Verilog, SV, 有 FPGA 相关经验
3. 有 Vivado, Emulator, Simulator, Formal 等 EDA 工具使用经验者优先;
4. 良好的沟通和团队合作能力, 优秀的学习能力, 能积极面对挑战;
5. 基本的英语听说读写能力。

职位 18: EDA 软件测试工程师

工作地点: 上海、无锡

职责描述:

1. 协同研发和技术支持团队, 测试大规模原型验证工具图形化界面。包括: 搭建测试环境, 创建测试用例, 分析测试中发现的问题, 协同研发团队提供解决方案。
2. 协同销售和研发团队, 负责产品在客户端的成功应用。包括: 搭建应用环境, 分析提取问题, 协同研发团队提供解决方案。

任职要求:

1. EE, CS 或其他相关专业本科以上学历
2. 熟悉 Python, tcl 等脚本语言
3. 有图形界面开发或测试经验者优先
4. 良好的沟通和团队合作能力, 优秀的学习能力, 能积极面对挑战;
5. 基本的英语听说读写能力。



职位 19：硬件加速器系统验证工程师

工作地点：无锡

职责描述：

1. 参与项目测试需求分析、理解系统架构，完成详细方案设计、编码实现仿真和测试工作
2. 使用 Verilog/SystemVerilog 完成复杂数字电路的 FPGA 的设计工作
3. 使用 TCL、Python 提高系统测试验证效率
4. 协同软硬件开发人员完成或参与完成软硬件调试工作
5. 负责编写相关设计文档
6. 完成技术积累工作，提升个人和项目组/部门的技术水平

任职要求：

1. 本科有 2-5 年 FPGA 行业工作经验，研究生在读期间有 FPGA 相关项目经验
2. 掌握 Verilog/SystemVerilog 设计语言
3. 熟悉 FPGA 的设计流程和简单应用
4. 掌握基本数字电子逻辑设计
5. 完成包括功能测试、兼容性测试、性能测试、压力测试、可靠性测试等测试
6. 开发系统验证过程中需要用到的 FPGA 开发工具、测试工具和测试脚本
7. 对新技术有较强的接受和理解能力
8. 有团队合作精神，责任心强

职位 20：虚拟原型技术市场工程师：

工作地点：上海

职责描述：

1. 产品概念原型预研与开发测试，为正式产品研发提供技术储备；
2. 参与评估原型产品化的可行性；
3. 虚拟原型及相关应用技术市场调研分析
4. 虚拟原型及相关验证方案的 demo 用例开发与交付



任职要求:

1. 计算机/电子信息类专业本科/硕士毕业;
2. 对计算机/SoC 硬件架构有基本理解;
3. 有一定 C/C++ 编程或嵌入式软件开发经验;
4. 对建模/虚拟原型/硬件仿真技术有了解者优先;
5. 对技术调研、市场分析工作有兴趣者优先;

职位 21: 数字前端设计工程师

工作地点: 上海, 南京, 北京

职责描述:

1. 参与内部接口 IP 需求定义讨论
2. 负责内部接口 IP 架构/微架构设计
3. 负责内部接口 IP 实现、问题定位和优化
4. 负责 Lint/CDC 检查, 综合以及时序分析等
5. 协助验证团队完成内部 IP 功能验证
6. 协助内部接口 IP 的原型验证工作

职位要求:

1. 具有 IC 前端开发的知识经验
2. 了解 ASIC 设计流程, 并有相关的 EDA 工具使用经验
3. 能够独立有效的工作或者与团队合作
4. 具有良好的团队精神
5. 熟悉任何一种脚本语言 Perl/TCL/Python
6. 具备以下任何一种高速接口知识优先, 如 DDR/HBM/PCIe/CXL/USB/Ethernet/MIPI/UFS/HDMI/DP 等
7. 具有较强的解决问题能力和自我驱动能力

职位 22: 数字前端验证工程师



工作地点：上海，南京，北京

职责描述：

- 1.参与接口 IP 需求定义讨论
- 2.负责接口 IP 的验证工作
- 3.负责/参与验证策略定义，验证计划制定和验证实施等
- 4.负责建立 IP 验证环境/理解已有验证环境，并对验证环境和用例进行优化
- 5.负责验证用例开发，问题定位等
- 6.负责回归测试、覆盖率收集和分析改善
- 7.参与/协助 IP 原型验证工作

任职要求：

- 1.熟悉 SystemVerilog 和 UVM 验证方法学
- 2.具有良好的团队精神
- 3.熟悉以下脚本语言 Perl/TCL/Python
- 4.具备以下任何一种高速接口知识或者验证经验优先，如 DDR/HBM/PCIe/CXL/USB/Ethernet/MIPI/UFS/HDMI/DP 等
- 5.具有较强的解决问题能力和自我驱动能力

23: EDA 软件工程师

工作地点：上海、西安、成都、南京

职责描述：

EDA 软件开发维护

任职要求：

- 1、计算机科学，数学，微电子，电子信息工程，电气工程，物理等相关专业本科或以上；本硕博有 EE&CS 交叉学科经历的优先；
- 2、熟悉 C++编程，掌握 LINUX 软件开发；
- 3、熟悉基本数据结构和算法调优；
- 4、熟悉数字集成电路设计流程，熟悉 HDL 语言，逻辑综合技术者优先；



- 5、热爱计算机技术，具有较强的学习能力；
- 6、良好的英文资料阅读能力。

24: DFT C++软件工程师

工作地点：成都

岗位职责：

- 1、负责数字电路 EDA 大型软件工具的功能开发和维护；
- 2、负责数字电路 EDA 大型软件工具的性能调优；
- 3、与资深工程师合作，理解需求，设计和调优软件架构，数据结构，算法和实现。

任职要求：

- 1、计算机科学，微电子，电子信息工程，电气工程，数学，物理等相关专业本科或以上；本硕博有 EE&CS 交叉学科经历的优先；
- 2、熟悉 C++编程，掌握 LINUX 软件开发；
- 3、熟悉基本数据结构和算法调优；
- 4、熟悉数字集成电路设计流程，熟悉 HDL 语言，了解 DFT 技术者优先；
- 5、良好的沟通和团队协作能力；
- 6、热爱计算机技术，具有较强的学习能力。
- 7、能够看懂英文资料

25: DFT 产品 QA 工程师（软件测试方向）

工作地点：成都

岗位职责：

协同研发和技术支持团队，负责测试 DFT 各产品工具，保障产品质量。

包括：搭建测试环境，创建和维护测试用例，协同研发团队提供自动化，系统化的用例分析解决方案。

任职要求

- 1. EE, CS 或其他相关专业本科以上学历，有软件自动化测试经验优先



2. 熟悉 Python, tcl 等脚本语言或者 C++语言
3. 了解 Verilog 语言和芯片设计和验证的基本流程
4. 良好的沟通和团队合作能力，优秀的学习能力，能积极面对挑战
5. 基本的英语听说读写能力

招聘流程：



简历投递方式：

- 1、线上网申：<https://mzefbq5kzr.jobs.feishu.cn/univista2023/m/?spread=PH73547>

或扫描二维码



- 2、邮箱投递：resume@univista-isg.com

(邮件标题请按“岗位名称-工作地点-学校-专业-姓名-手机号”格式命名)